

Vagas e Oportunidades Setembro/2024

Edital 003/2024 - SELEÇÃO DE BOLSISTAS PARA O CENTRO DE COMPETÊNCIA EMBRAPPII CIMATEC EM TECNOLOGIAS QUÂNTICAS

O cronograma geral de atividades de Seleção de Bolsistas é descrito na Tabela a seguir.

		Programação
1	Divulgação das Oportunidades	05 de setembro de 2024
2	Inscrições (Etapa 1)	De 06 a 15 de setembro de 2024
3	Análise Curricular (Etapa 2)	Até 17 de setembro de 2024
4	Agendamento das entrevistas	De 18 a 19 de setembro de 2024
5	Realização das Entrevistas (Etapa 3)	De 23 a 24 de setembro de 2024
6	Divulgação dos Resultados Preliminar (Etapa 5)	26 de setembro de 2024
7	Interposição de Recursos	27 de setembro 2024
8	Apresentação dos Documentos (Etapa 6)	De 27 a 30 de setembro
09	Validação, Homologação e Termo de Outorga (Etapa 7)	05 de outubro de 2024
10	Início das Atividades da Bolsa (Data de Início da Bolsa)	A partir da assinatura do Termo de Outorga

Quaisquer alterações serão divulgadas durante as chamadas de disponibilidade no site senaicimatec.com.br/quantum/bolsas

Na **Tabela 01** são indicadas as oportunidades em aberto.

Código da Vaga	Modalidade da Bolsa	Formação Desejada	Conhecimentos Desejados	Número de Vagas	Carga Horária Semanal	Valor da Bolsa (R\$)	Duração da Bolsa (Meses)	Data de Início da Bolsa
PD&I-QT-N3-04	PD&I QUANTUM - Nível 3	Graduação em física, engenharia física, engenharia elétrica, engenharia de telecomunicação, engenharia de computação e afins	Experimentos com Criptografia quântica/Distribuição de Chaves Quântica; Ótica Quântica experimental; Sistemas de Comunicação Coerente; Instrumentação Fotônica para distribuição de chaves quânticas (lasers, moduladores eletro-ópticos, RF, detecção coerente, componentes de fibra óptica)	1	40	R\$ 5.500	12	01/10/2024
PD&I-QT-N3-07			Projeto RTL para FPGA/ASIC digital, SystemVerilog (ou HDL equivalente), Arquitetura, Organização e Projeto de Computadores, Aritmética ponto flutuante/ponto fixo (notação Qm.n), Síntese FPPA/ASIC, construção de restrição e análise de tempo SDC, documentação de projeto de hardware,Python, C/C++, BASH, TCL script Desejável conhecimentos em: Linux, Git , CI/CD	1	40	R\$ 5.500	12	01/10/2024

PD&I-QT-N3-08			Teoria da informação, Compressão de fonte, Codificação para compressão de fonte, codificação de canal, códigos LDPC, sistemas de comunicação, transmissão digital da informação, Python. Desejável conhecimentos em: Teoria da informação quântica, distribuição quântica de chaves (QKD).	1	40	R\$ 5.500	12	01/10/2024
PD&I-QT-N3-09			Verificação Funcional, SystemVerilog, UVM, Plano de Verificação, SystemVerilog DPI, Cobertura de código, Test de regressão, Python, C/C++, BASH, TCL script, git, CI/CD, linux Desejável conhecimentos em: Arquitetura, Organização e Projeto de Computadores; Representação ponto flutuante/ponto fixo (notação Qm.n)	1	40	R\$ 5.500	12	01/10/2024
PD&I-QT-N2-05	PD&I QUANTUM - Nível 2	Mestrado em física, engenharia física, engenharia elétrica, engenharia de telecomunicação, engenharia de computação e afins	Experimentos com Criptografia quântica/Distribuição de Chaves Quântica; Ótica Quântica experimental; Sistemas de Comunicação Coerente; Instrumentação Fotônica para distribuição de chaves quânticas (lasers, moduladores eletro-ópticos, RF, detecção coerente, componentes de fibra óptica)	1	40	R\$ 6.700	12	01/10/2024
PD&I-QT-N2-07			Teoria da informação, Compressão de fonte, Codificação para compressão de fonte, codificação de canal, códigos LDPC, sistemas de comunicação, transmissão digital da informação, Python. Desejável conhecimentos em: Teoria da informação quântica, distribuição quântica de chaves (QKD).	1	40	R\$ 6.700	12	01/10/2024

PD&I-QT-N2-11		<p>Processamento Digital de Sinais para Modelagem (matemática e computacional) e Simulação de sistemas de Comunicação Óptica Coerente, MATLAB/Python, C/C++, Canais de comunicação ópticos, Modulação, Aritmética ponto flutuante/ponto fixo (notação Qm.n)</p> <p>Desejável experiência com: Algoritmos de pós-processamento CV-QKD; canal quântico; Conhecimentos em Arquitetura, Organização e Projeto de Computadores</p>	1	40	R\$ 6.700	12	01/10/2024
PD&I-QT-N2-12	Mestrado em engenharia elétrica, engenharia de computação, e afins	<p>Projeto RTL para FPGA/ASIC digital, SystemVerilog (ou HDL equivalente), Arquitetura, Organização e Projeto de Computadores, Aritmética ponto flutuante/ponto fixo (notação Qm.n), Síntese FPPA/ASIC, construção de restrição e análise de tempo SDC, documentação de projeto de hardware, Python, C/C++, BASH, TCL script</p> <p>Desejável conhecimentos em: Linux, Git , CI/CD</p>	1	40	R\$ 6.700	12	01/10/2024
PD&I-QT-N2-13		<p>Verificação Funcional, SystemVerilog, UVM, Plano de Verificação, SystemVerilog DPI, Cobertura de código, Test de regressão, Python, C/C++, BASH, TCL script, git, CI/CD, linux</p> <p>Desejável conhecimentos em: Arquitetura, Organização e Projeto de Computadores; Representação ponto flutuante/ponto fixo (notação Qm.n)</p>	1	40	R\$ 6.700	12	01/10/2024

PD&I-QT-N1-07			Experimentos com Criptografia quântica/Distribuição de Chaves Quântica; Ótica Quântica experimental; Sistemas de Comunicação Coerente; Instrumentação Fotônica para distribuição de chaves quânticas (lasers, moduladores eletro-ópticos, RF, detecção coerente, componentes de fibra óptica)	1	40	R\$ 9.100	12	01/10/2024
PD&I-QT-N1-08	PD&I QUANTUM - Nível 1	Doutorado em física, engenharia física, engenharia elétrica, engenharia de telecomunicação, engenharia de computação e afins	Teoria da informação, Compressão de fonte, Codificação para compressão de fonte, codificação de canal, códigos LDPC, sistemas de comunicação, transmissão digital da informação, Python. Desejável conhecimentos em: Teoria da informação quântica, distribuição quântica de chaves (QKD).	1	40	R\$ 9.100	12	01/10/2024
PD&I-QT-N1-09			Processamento Digital de Sinais para Modelagem (matemática e computacional) e Simulação de sistemas de Comunicação Óptica Coerente, MATLAB/Python, C/C++, Canais de comunicação ópticos, Modulação, Aritmética ponto flutuante/ponto fixo (notação Qm.n) Desejável experiência com: Algoritmos de pós-processamento CV-QKD; canal quântico; Conhecimentos em Arquitetura, Organização e Projeto de Computadores	1	40	R\$ 9.100	12	01/10/2024

PD&I-QT-N1-10			<p>Projeto RTL para FPGA/ASIC digital, SystemVerilog (ou HDL equivalente), Arquitetura, Organização e Projeto de Computadores, Aritmética ponto flutuante/ponto fixo (notação Qm.n), Síntese FPFA/ASIC, construção de restrição e análise de tempo SDC, documentação de projeto de hardware, Python, C/C++, BASH, TCL script</p> <p>Desejável conhecimentos em: Linux, Git , CI/CD</p>	1	40	R\$ 9.100	12	01/10/2024
PD&I-QT-N1-11			<p>Verificação Funcional, SystemVerilog, UVM, Plano de Verificação, SystemVerilog DPI, Cobertura de código, Test de regressão, Python, C/C++, BASH, TCL script, git, CI/CD, linux</p> <p>Desejável conhecimentos em: Arquitetura, Organização e Projeto de Computadores; Representação ponto flutuante/ponto fixo (notação Qm.n)</p>	1	40	R\$ 9.100	12	01/10/2024

Assinado eletronicamente por:
Valéria Loureiro da Silva
CPF: ***.244.398-**
Data: 04/09/2024 17:43:55 -03:00



Valéria Loureiro da Silva
**Coordenadora do Centro de Competência
Embrapii CIMATEC em Tecnologias Quântica**



MANIFESTO DE ASSINATURAS



Código de validação: NWLH9-RCF9N-PGSME-KE5UR

Esse documento foi assinado pelos seguintes signatários nas datas indicadas (Fuso horário de Brasília):

- ✓ Valéria Loureiro da Silva (CPF *****.244.398-****) em 04/09/2024 17:43 - Assinado eletronicamente

Endereço IP	Geolocalização
191.39.135.60	Lat: -23,571211 Long: -46,657857
	Precisão: 100 (metros)
Autenticação	valeria.dasilva@fieb.org.br
Email verificado	
Jwukzy7IQgqkthlgaYoMzJUN9JCHSzsXfpC423v4yA=	
SHA-256	

Para verificar as assinaturas, acesse o link direto de validação deste documento:

<https://assinatura.senaibahia.com.br/validate/NWLH9-RCF9N-PGSME-KE5UR>

Ou acesse a consulta de documentos assinados disponível no link abaixo e informe o código de validação:

<https://assinatura.senaibahia.com.br/validate>